



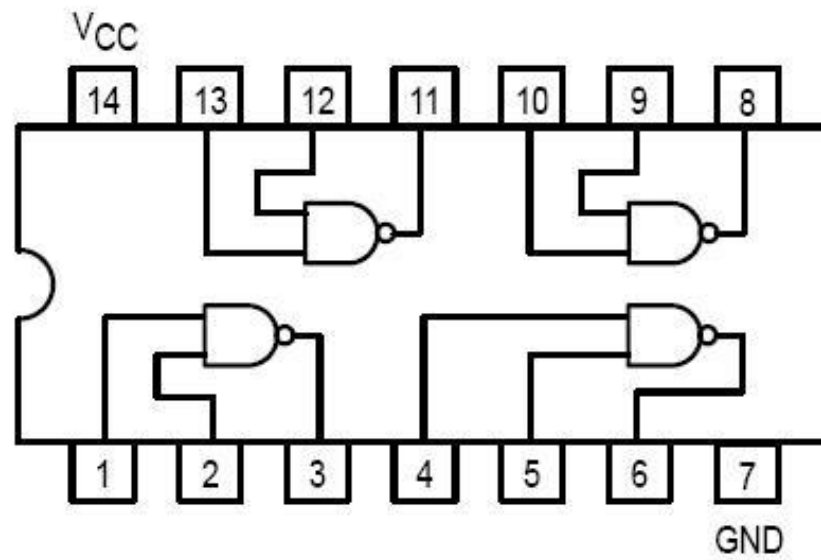
UNIVERSIDADE DO ESTADO DE MINAS GERAIS

Docente: Rildo Afonso de Almeida

Dispositivos Eletrônicos

PORTAS LÓGICAS

NAND



A	B	X
0	0	1
0	1	1
1	0	1
1	1	0

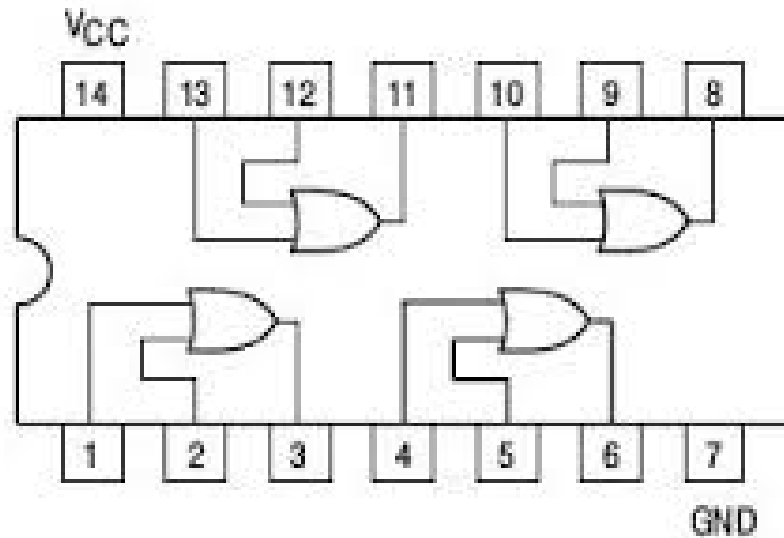
PORTAS LÓGICAS

OR



PORTAS LÓGICAS

OR



A	B	X
0	0	0
0	1	1
1	0	1
1	1	1

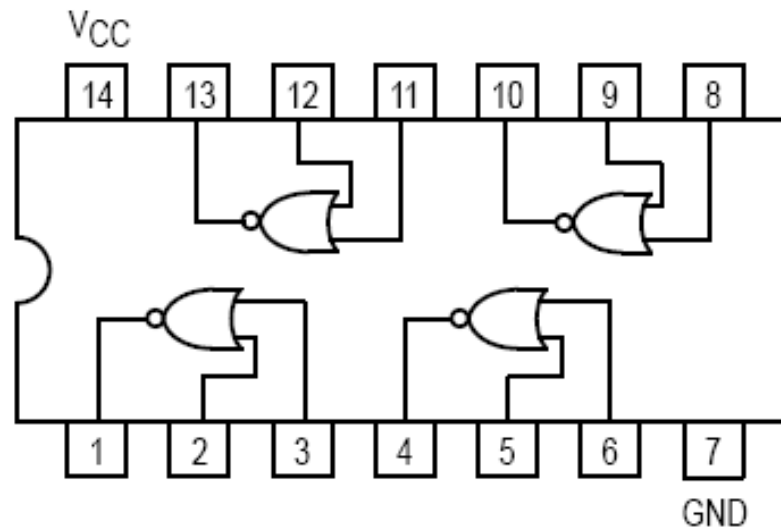
PORTAS LÓGICAS

NOR



PORTAS LÓGICAS

NOR



A	B	X
0	0	1
0	1	0
1	0	0
1	1	0

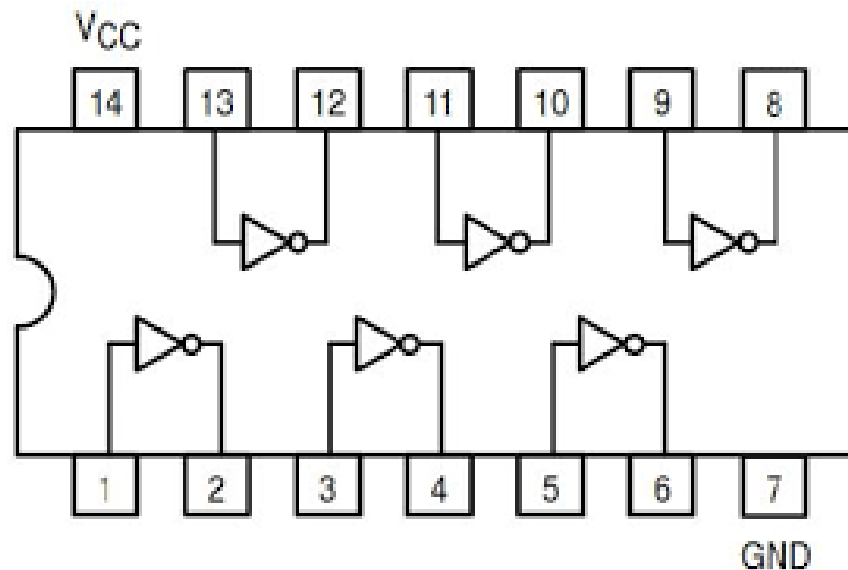
PORTAS LÓGICAS

NOT



PORTAS LÓGICAS

NOT



A	X
0	1
1	0

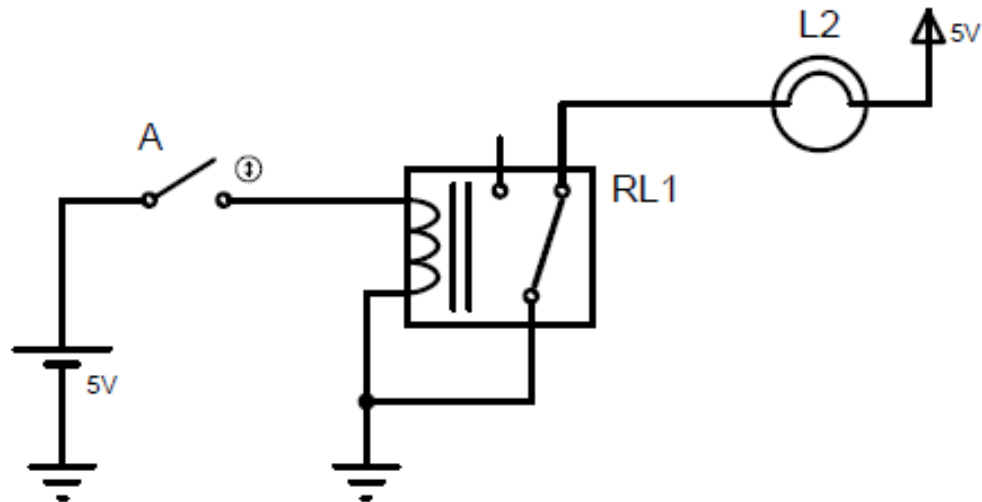


PORTAS LÓGICAS

Analogias de Portas Lógicas

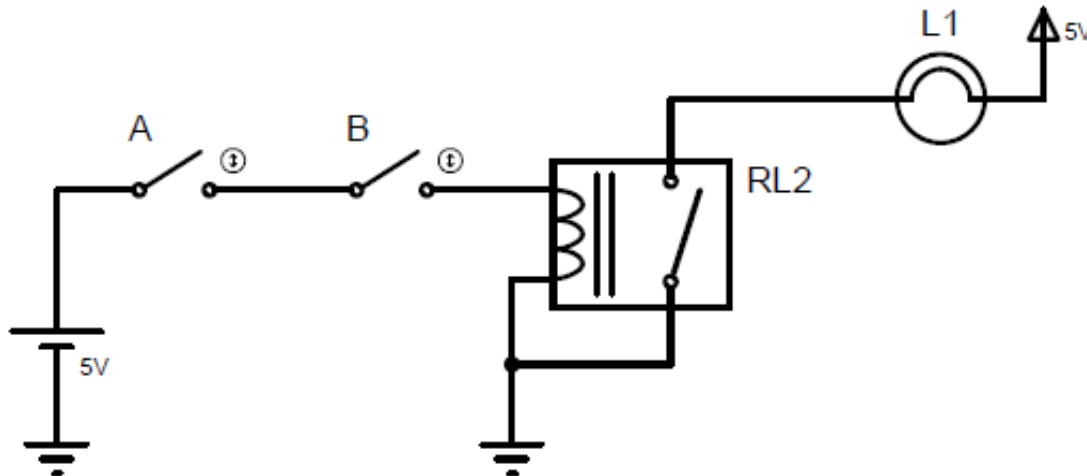
PORTAS LÓGICAS

Lógica NOT - NÃO



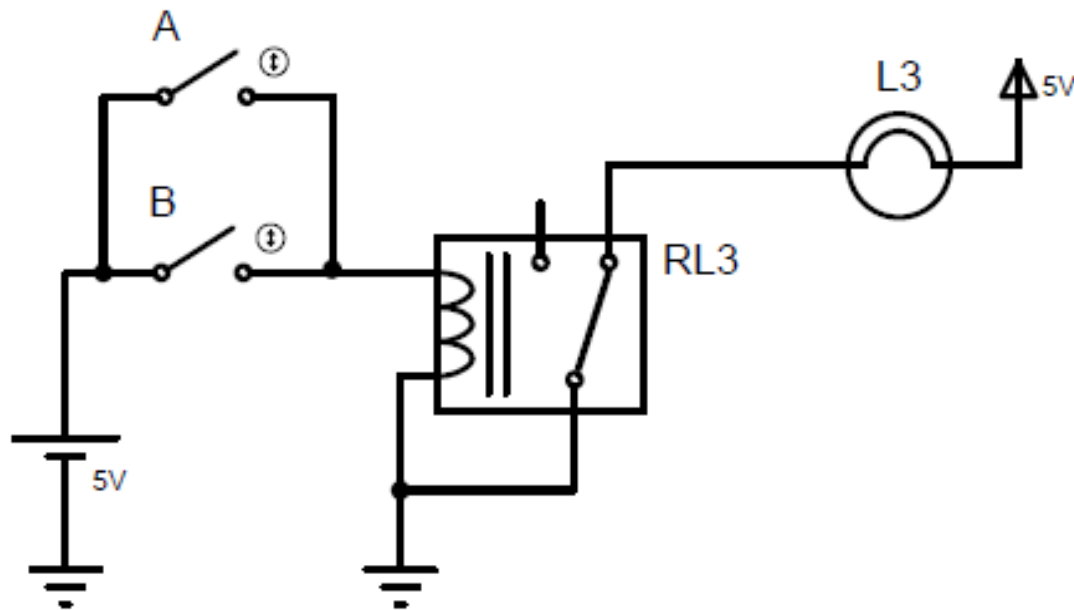
PORTAS LÓGICAS

Lógica AND - E



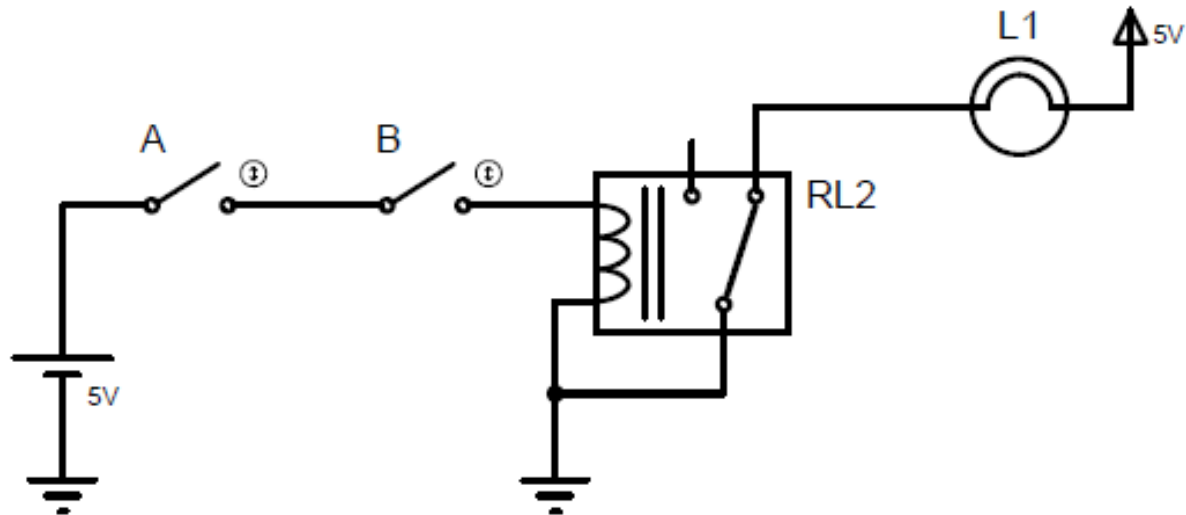
PORTAS LÓGICAS

Lógica NOR - NÃO OU



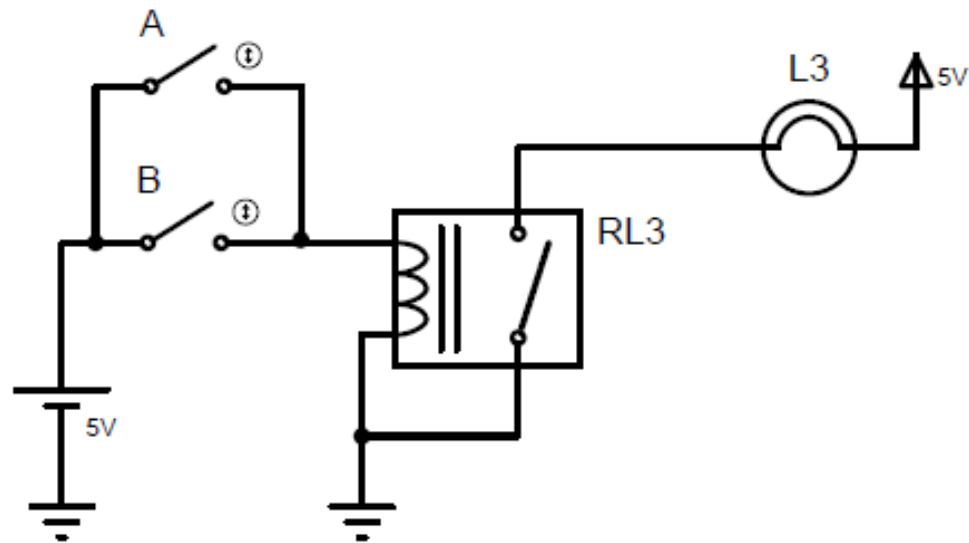
PORTAS LÓGICAS

Lógica NAND - NÃO E



PORTAS LÓGICAS

Lógica OR - OU





Bibliografia Básica

- 1-SEDRA, A.S. &SMITH, C. **Microeletrônica**, 4ª ed, Makron Books,2005.
- 2-MILLMAN, J. & HALKAIS, C.C, **Eletrônica**, 2ª ed, vol ½, McGrawHill do Brasil, 1981.
- 3-RASHID, M. H. **Power Electronics: Circuits, Devices and Applications**, 2ª ed, Prentice-Hall International, 1988.



Bibliografia Complementar

- 1-MALVINO, Albert Paul. **Electronic Principles with Simulation CD**. McGraw-Hill Professional. 7ª edição. 2006.
- 2-BOYLESTAD, Robert ; NASHELSKY, Louis. **Dispositivos eletrônicos e teoria de circuitos**. Prentice Hall. 8a edição. , 2007.
- 3-MOHAN, N.; UNDERLAND, T. M. & ROBBINS, W.P **Power Electronics: Converters, Applications and Design**, 2ª ed, John Wiley and Sons, 1995.
- 4-RESENDE, S. M. **A física de materiais e dispositivos eletrônicos**, Universidade Federal de Pernambuco – UFPE, Recife, PE, Brasil, 1996